IMPORTAR PROYECTOS DE EAGLE A ALTIUM



David Ramírez Sierra TCI 4°GITT

davidramirez@correo.ugr.es

Configurar ALTIUM para importar EAGLE (1/3)

- 1) Entramos en el menú Admin
- 2) Una vez dentro pinchamos en Extensions & Updates



Configurar ALTIUM para importar EAGLE (2/3)

Pinchamos en Configure...



Bajamos hasta Importers/Exporters y señalamos el cuadrado de EAGLE

Importers\Exporters		All On
PCB import of Allegro design files.	PCB export to Ansoft Neutral File format.	
PCB import of Autotrax design files.	Cadstar Schematic and PCB import of Cadstar design files.	
CircuitMaker Schematic and PCB import of CircuitMaker design files.	DxDesigner	
DXF - DWG Import and export of DXF and DWG files.	Schematic and PCB import of EAGLE design file	
Expedition	Hunariuny	

Configurar ALTIUM para importar EAGLE (3/3)

Aplicamos las modificaciones pinchando en Apply

		Installed	Purchased	Updates	
Installed » C	onfigure Platform				Settings Refres
Platform					Apply
PCB Desig	n				All O
IPC Footp	rint Wizard				

Es este paso se iniciará una instalación y se reinicializará ALTIUM. <u>Es importante tener la carpeta de instalación de ALTIUM en el mismo lugar</u> <u>donde estaba cuando hicimos la primera instalación. De lo contrario, mostrará</u> <u>un error como este</u>:



Cómo importar proyectos de EAGLE(1/4)

En el menú **File** pinchamos en **Import Wizard**. Esto nos abrirá una ventana emegergente que nos ayudará a realizar la importación .

En el primer paso, elegimos que el tipo de archivo a importar sea de EAGLE Projects and Designs

Select Type of Files to Import

EAGLE Projects and Designs

Select the type of files you wish to import from the list below.

Import Wizard

Description

EAGLE Files (*.SCH, *.BRD, *.LBR



Cómo importar proyectos de EAGLE(2/4)

En el siguiente paso del ayudante, añadimos en **Add** los archivos de EAGLE que queremos importar. Las extensiones para la pcb y los esquemáticos son **.brd** y **.sch** respectivamente.



Cómo importar proyectos de EAGLE(3/4)

En el siguiente paso, añadimos la libreria específica para nuestro proyecto, en nuestro caso elegimos **OSSI.libr** que está dentro de la carpeta OSSI-1 EagleLib (En la imagen se puede ver la ruta)

				Settings
	Æ	Load EAGLE Lik	braries	×
	🔄 🏵 🝷 🕈 퉲 « Cub	besat → OSSI-1Electronics-master → OSSI-1 Eagle	eLib v C Buscar en O	SSI-1 EagleLib 🔎
	Organizar 🔻 🛛 Nueva car	rpeta		III 🔹 🔟 🔞
	Escritorio	hteratic A	Fecha de modifica Tipo	Tamaño
	Sitios recientes	OSSI.lbr	01/04/2014 8:05 Archivo LBR	2.346 KB
	🖳 Este equipo	Leverchivo LBR		
	Desktop	Desktop Tamaño: 2,29 MB Fecha de modificación: 01/04/2014 8:05		
	Documents			
<u>A</u> dd <u>R</u> emove	🐌 Downloads			
	Movies			
	🔰 Music			
	📔 Pictures		Inr	
ј вјапк Ргојест (РСВ)	🚢 Disco local (C:)			
Blank Project (FPGA)	🖵 Home on 'psf' (Z			
Blank Project (Core)				
Blank Project (Embedded)	🖬 Dad 🔍 🧡			
Blank Project (Library Package)	Nombr	re: OSSI.Ibr	✓ EAGLE Liba	ry Files (*.LBR) 🗸 🗸 🗸

Cómo importar proyectos de EAGLE(4/4)

En el último paso, elegimos el directorio destino donde ALTIUM creará el proyecto con extensión **.PrjPcb**

The imported structure is displayed below.	
Output Directory :	
Output Structure	

Tras finalizar, obtendremos ya el proyecto en extensión ALTIUM

	DXP <u>F</u> ile <u>E</u> dit <u>V</u> iew Proje <u>c</u> t <u>P</u> lace	<u>D</u> esign <u>T</u> ools <u>A</u> uto Route <u>R</u> eports <u>W</u> indow <u>H</u> elp	• 🔾 • 🖉 • 🕐 👘 📗 • 🗮 • 🗮 • 🗮 •	₩ •
	🗅 📂 🗔 🖨 🔍 🧇 📾 🗔 🔍 🔍 👒	🐼 🕌 🛍 🟥 🛄 🕂 🕂 🗱 🕅 🔛 🗮	🛛 🗗 🏗 💕 💿 🝄 🔿 🔲 🛋 🗛 🏢 🔹 [No Variations]	•
F	Yrojects ▼ # ×	🐐 Home 🛛 📮 OSSI-1 Z Panel.SchDoc 🕮 OSSI-1 Z Panel.PcbDoc		Fav
	Workspace1 DspWrk *			orite
	Попорасс			-
	OSSI-1 Z Panel.PrjPcb Project			Libra
	● File View 🔿 Structure Editor 🛛 📚 📦 💌			aries
	🗆 🗐 OSSI-1 Z Panel.PrjPcb * 🕒			S S
	🗆 🛄 Source Documents	TACCOURSE A		₽ ₽
	GSSI-1 Z Panel.SchDoc	THECOULTRY		er s
	🕮 OSSI-1 Z Panel.PcbDoc 🛛 🗎			Car
	🗆 🛄 Libraries			9
	🖃 🛄 Compiled Libraries			
	SSI-1 Z Panel.IntLib	00		
	PCB Library Documents			
	SSI.PCBLIB			
	🖃 🛄 Schematic Library Documents			
	SSI.SCHLIB			
	🗆 🛄 Generated			
	Text Documents			
	OSSI-1 Z Panel.LOG			
	4			

ACARACIÓN FINAL

 Esto habría que hacerlo con todos los proyectos de la carpeta OSSI-1 Electronics-master